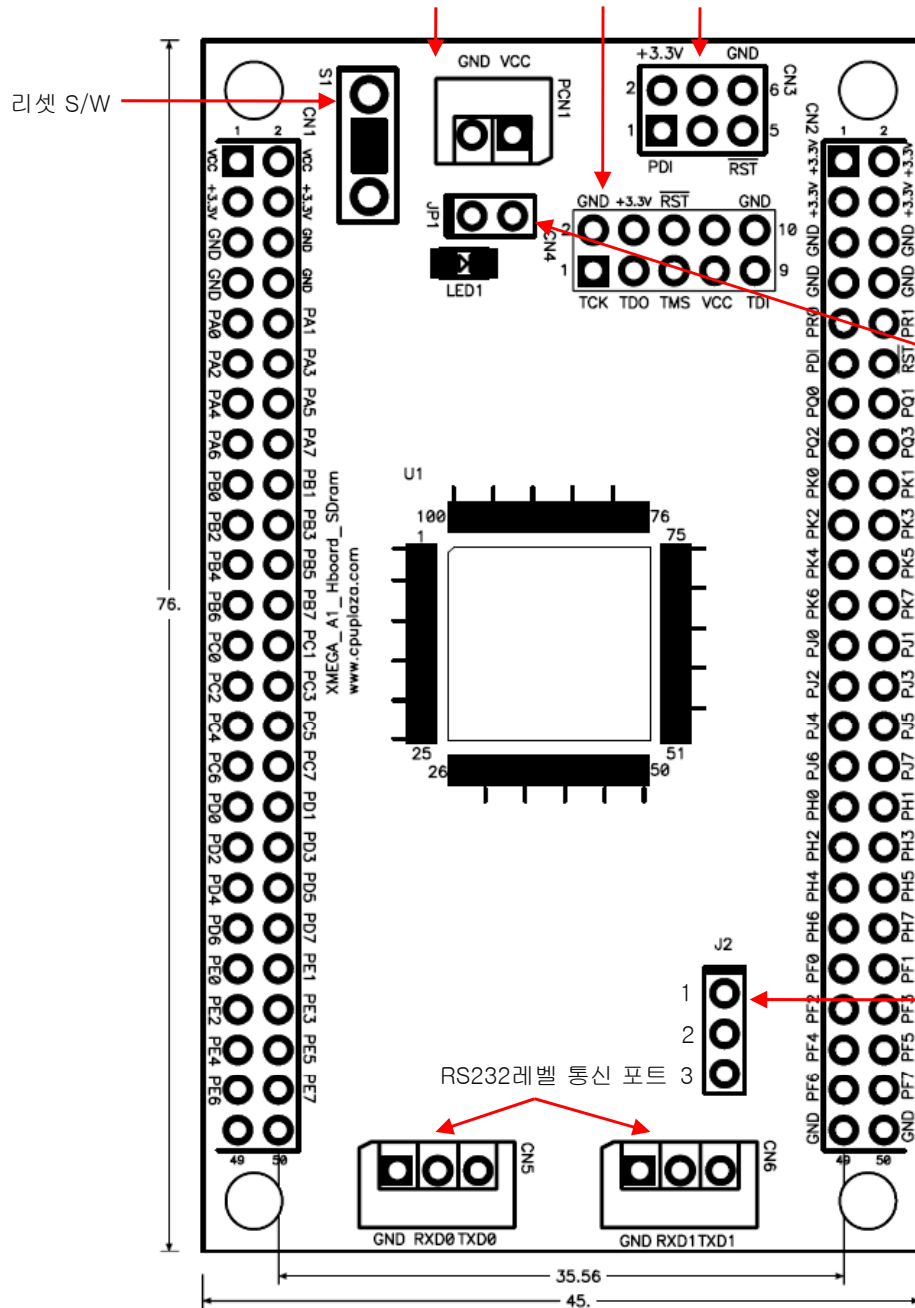


전원 DC5V (DC4.8~9V가능) JTAG 포트 PDI 모드 ISP(AVRisp mkii, JTAGICE mkii 사용 가능)



입력 전원 선택 :
 On : PCN1/CN1의 VCC핀을 이용한
 DC4.8~9V 입력 - 내부 LDO 구동(3.3V)
 Off : CN1/CN2의 +3.3V핀을 이용한 DC3.0~3.6V 입력

SDRAM CS모드 선택
 1-2: CPU PORT를 이용함
 2-3: 항상 ON(GND)